

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 4 月 7 日 (07.04.2005)

PCT

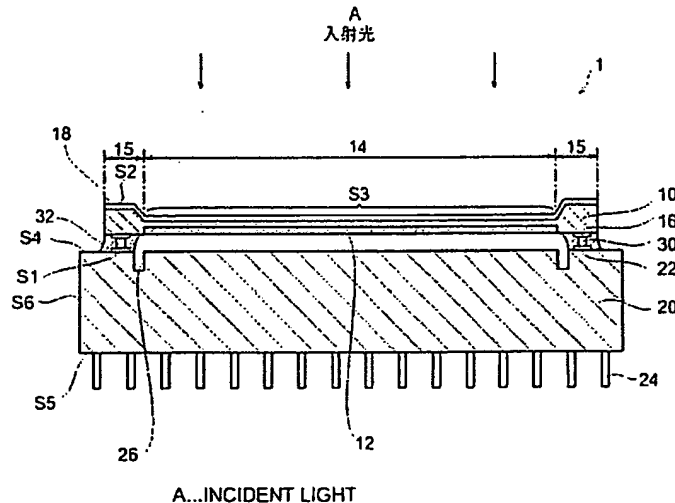
(10) 国際公開番号
WO 2005/031871 A1

- (51) 国際特許分類: H01L 27/14, 31/02, 21/56, 21/60 (72) 発明者; および
(21) 国際出願番号: PCT/JP2004/013964 (75) 発明者/出願人 (米国についてのみ): 小林 宏也
(22) 国際出願日: 2004 年 9 月 24 日 (24.09.2004) (KOBAYASHI, Hiroya) [JP/JP]; 〒4358558 静岡県浜
(25) 国際出願の言語: 日本語 松市市野町 1 1 2 6 番地の 1 浜松ホトニクス株
(26) 国際公開の言語: 日本語 式会社内 Shizuoka (JP). 村松 雅治 (MURAMATSU,
Masaharu) [JP/JP]; 〒4358558 静岡県浜松市市野
(30) 優先権データ: 特願2003-333871 2003 年 9 月 25 日 (25.09.2003) ✓ JP (74) 代理人: 長谷川 芳樹, 外 (HASEGAWA, Yoshiki et al.);
〒1040061 東京都中央区銀座一丁目 1 0 番 6 号 銀座
(71) 出願人 (米国を除く全ての指定国について): 浜松ホトニクス株式会社 (HAMAMATSU PHOTONICS K.K.)
[JP/JP]; 〒4358558 静岡県浜松市市野町 1 1 2 6 番地
の 1 Shizuoka (JP). ファーストビル 創英国際特許法律事務所 Tokyo (JP).
(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,

(続家有)

(54) Title: SEMICONDUCTOR DEVICE

(54) 発明の名称: 半導体装置



(57) Abstract: A semiconductor device in which high precision focusing for a photodetecting part and uniformity and stability of high sensitivity at the photodetecting part can be maintained by preventing the thinned part of a semiconductor substrate from bending or cracking. A semiconductor device (1) comprises a semiconductor substrate (10), a wiring board (20), conductive bumps (30), and a resin (32). A CCD (12) and a thinned part (14) are formed on the semiconductor substrate (10). An electrode (16) of the semiconductor substrate (10) is connected with an electrode (22) of the wiring board (20) through the conductive bump (30). A groove part (26a) surrounding a region facing the thinned part (14) and another groove part (26b) extending from the groove part (26a) to the exposed surface of the wiring board (20) are formed on the wiring board (20). The gap between the outer edge part (15) of the thinned part (14) and the wiring board (20) is filled with an insulating resin (32) in order to reinforce the bonding strength of the conductive bump (30).

(57) 要約: この半導体装置は、半導体基板の薄型化部分の撓み及び割れを防止し、光検出部に対する高精度なフォーカシング及び光検出部における高い感度の均一性及び安定性を維持することができる。半導体装置 1 は、半導体基板 10、配線基板 20、導電性バンプ 30、及び樹脂 32 を備える。半導体基板 10 には CCD 12 と薄型化部分 14 とが形成されている。半導体基板

(続家有)

WO 2005/031871 A1